



電子機器のアーキテクチャ図

Semiconductor and Electronics on AWS



Semiconductor and Electronics on AWS: 電子機器のアーキテクチャ図

Copyright © 2026 Amazon Web Services, Inc. and/or its affiliates. All rights reserved.

Amazon の商標およびトレードドレスは Amazon 以外の製品およびサービスに使用することはできません。また、お客様に誤解を与える可能性がある形式で、または Amazon の信用を損なう形式で使用することもできません。Amazon が所有していないその他のすべての商標は Amazon との提携、関連、支援関係の有無にかかわらず、それら該当する所有者の資産です。

Table of Contents

Semiconductor の概要 i

AWS 図のセミコンダクタと電子機器 1

詳細情報 2

図の履歴 2

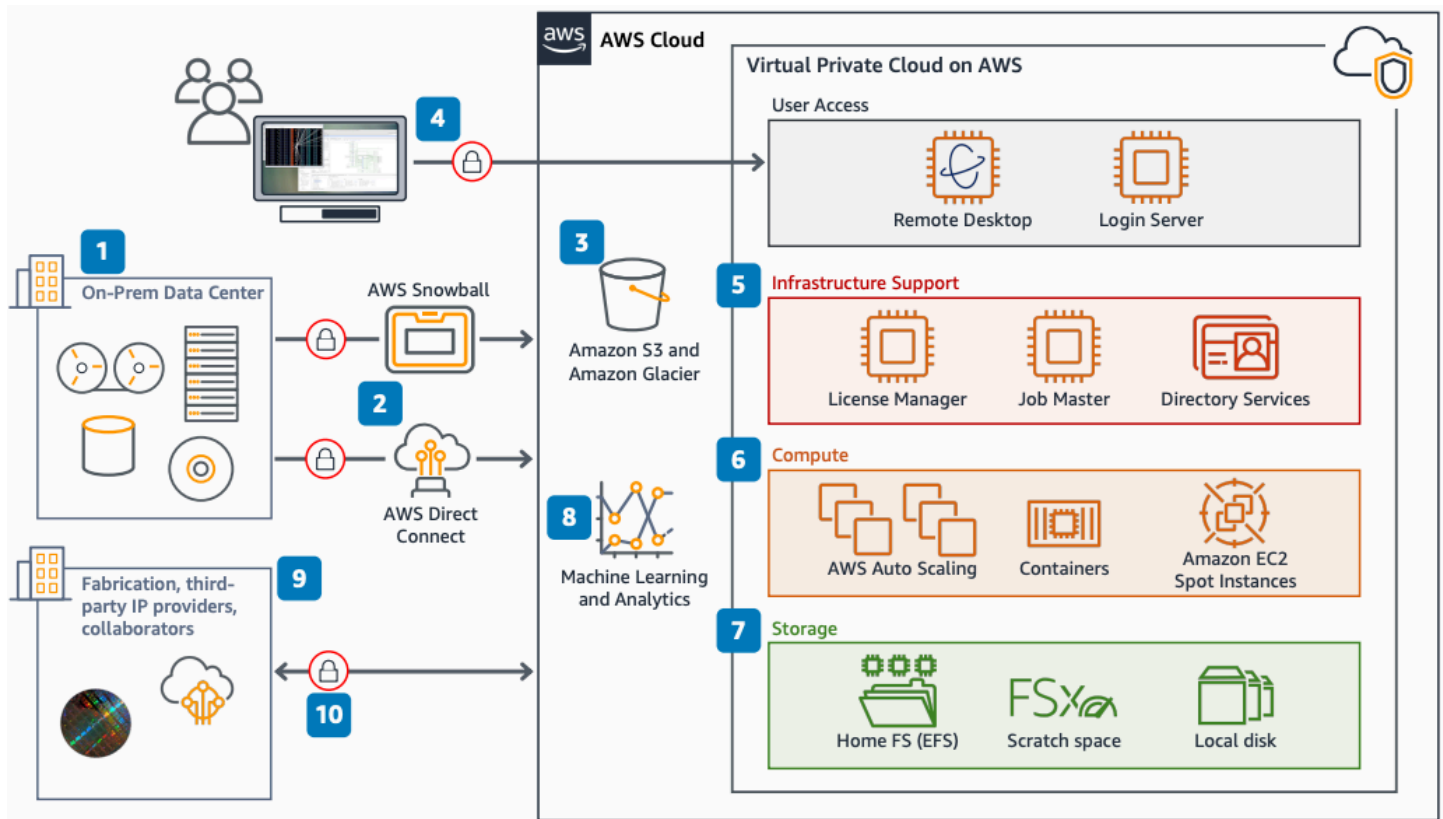
..... iii

でのセミコンダクタと電子 AWS

公開日: 2020 年 2 月 21 日 ([図の履歴](#))

このアーキテクチャでは、半導体設計ワークフローを実行できます AWS。このソリューションは、コンピューティング、ストレージ、リモートアクセス、セキュリティを設計するための AWS サービスとデータ移動オプションの概要を提供します。また、製造パートナーやサードパーティーの IP プロバイダーとコラボレーションすることもできます。

AWS 図のセミコンダクタと電子機器



次の手順では、このアーキテクチャのデータフローと主要な設定ポイントについて説明します。

1. 概念実証またはテストに必要なデータを決定します。
2. [AWS Snowball Edge](#)、またはその他の AWS サービスを使用して AWS Direct Connect、AWS にデータを転送します。
3. 転送されたデータを [Amazon Simple Storage Service](#) バケットに保存します。Amazon [Elastic Compute Cloud](#) インスタンスまたはほぼすべてのサービスから、[Amazon](#) Amazon S3 に保存されているデータにアクセスします。AWS

4. リモートデスクトップセッションまたはコマンドライン (SSH) を使用して環境にアクセスします。
5. での半導体設計ワークフローに必要なすべてのインフラストラクチャを使用します AWS。
6. AWS 柔軟で堅牢なコンピューティングを使用して、半導体設計ワークフローを実行します。
7. ツールとジョブデータを [Amazon Elastic File System](#)、[FSx for Lustre](#)、ローカルディスクに保存します。(オプション) 長期データを Amazon S3 に移動します。
8. データレイク、人工知能、機械学習 (AI/ML)、分析などの他の AWS サービスを使用して、データを配置します AWS。
9. 環境を分離してセキュリティを強化し、サードパーティーが必要なデータのみに制限します。
10. キー [AWS KMS](#) で を使用して、どこでも暗号化を有効にします。

詳細情報

詳細については、次のリソースを参照してください。

- [AWS アーキテクチャアイコン](#)
- [AWS アーキテクチャセンター](#)
- [AWS Well-Architected](#)

図の履歴

このリファレンスアーキテクチャ図に関する最新情報を受け取るには、RSS フィードにサブスクライブします。

変更	説明	日付
初版発行	リファレンスアーキテクチャ図が最初に公開されました。	2020 年 2 月 21 日

RSS サブスクリプションの要件

RSS 更新をサブスクライブするには、使用しているブラウザで RSS プラグインが有効になっている必要があります。

翻訳は機械翻訳により提供されています。提供された翻訳内容と英語版の間で齟齬、不一致または矛盾がある場合、英語版が優先します。