



電子機器のアーキテクチャ図

電子設計自動化用のリモートデスクトップ



電子設計自動化用のリモートデスクトップ: 電子機器のアーキテクチャ図

Copyright © 2026 Amazon Web Services, Inc. and/or its affiliates. All rights reserved.

Amazon の商標およびトレードドレスは Amazon 以外の製品およびサービスに使用することはできません。また、お客様に誤解を与える可能性がある形式で、または Amazon の信用を損なう形式で使用することもできません。Amazon が所有していないその他のすべての商標は Amazon との提携、関連、支援関係の有無にかかわらず、それら該当する所有者の資産です。

Table of Contents

EDA 用のリモートデスクトップ i

 電子設計自動化のリモートデスクトップの図 1

 詳細情報 2

 図の履歴 2

..... iii

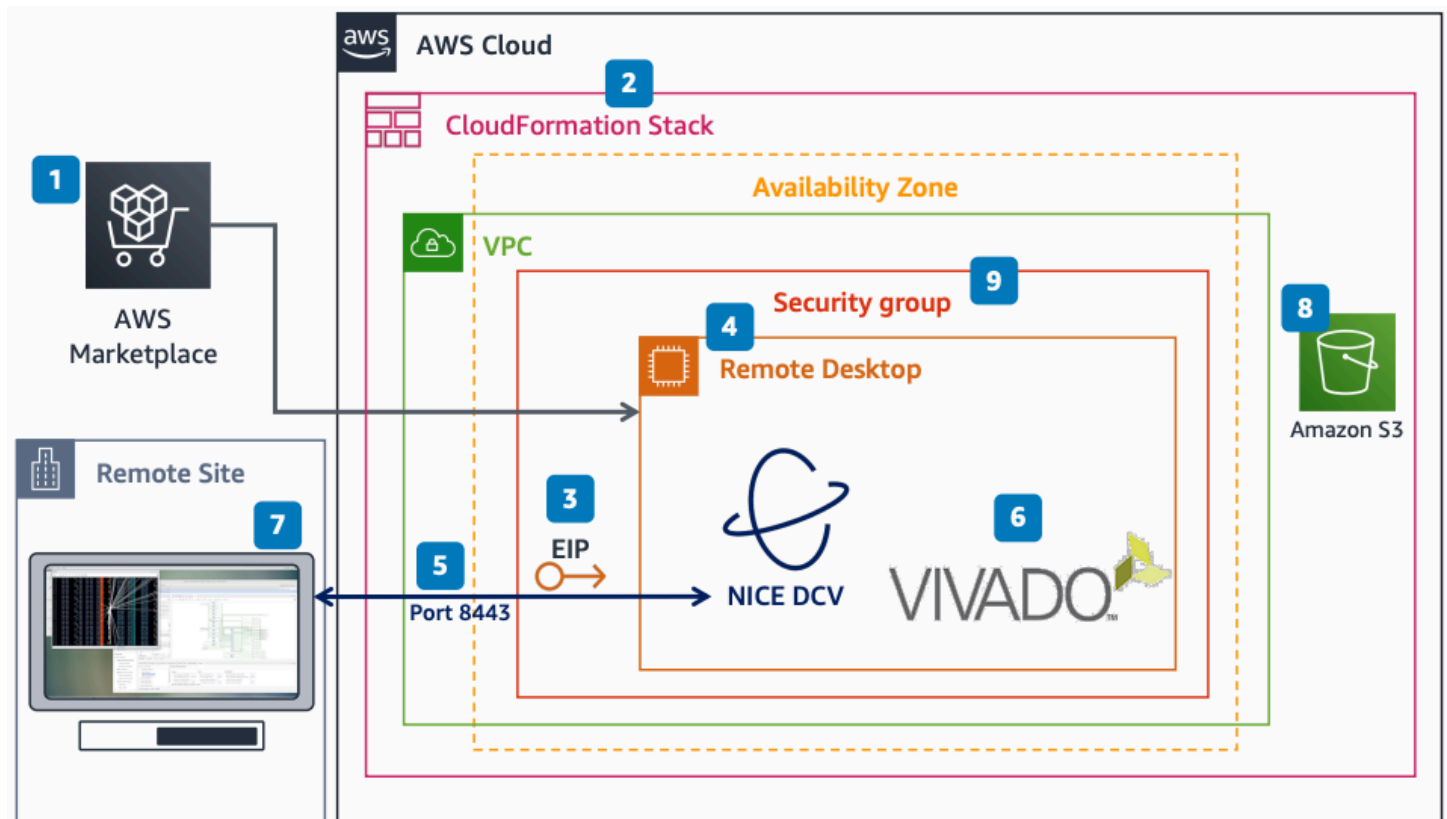
電子設計自動化用のリモートデスクトップ

公開日: 2021 年 4 月 5 日 ([図の履歴](#))

このアーキテクチャでは、で [Amazon DCV](#) リモートデスクトップを使用して Xilinx Vivado Design Suite を起動できます AWS。このソリューションでは、の FPGA 開発者 Amazon マシンイメージ (AMI) が [AWS Marketplace](#) Vivado プリインストールされています。

このワークショップの詳細については、GitHub の [aws-remote-desktop-for-eda](#) を参照してください。

電子設計自動化のリモートデスクトップの図



次の手順では、このアーキテクチャのセットアップと接続フローについて説明します。

1. で FPGA 開発者 AMI をサブスクライブします AWS Marketplace。Xilinx Vivado Design Suite はこの AMI に含まれています。
2. 必要なパラメータ (Amazon VPC、サブネット、アベイラビリティーゾーン) を指定し、[AWS CloudFormation](#) スタックを起動します。

3. (オプション) 永続 IP の Elastic IP アドレスを作成します。
4. ツールに適したリモートデスクトップインスタンスタイプを選択します。
5. Amazon DCV クライアントまたはポート 8443 のウェブブラウザを使用して Amazon DCV に接続します。
6. FPGA Developer AMI で、ターミナルウィンドウvivadoに入力して Xilinx Vivado Design Suite を起動します。
7. リモートデスクトップがローカルシステムに表示されます。
8. (オプション) [Amazon Simple Storage Service](#) バケットアクセスを設定して、設計データをロードします。
9. (オプション) 追加の既存のセキュリティグループを指定します。

詳細情報

詳細については、次のリソースを参照してください。

- [AWS アーキテクチャアイコン](#)
- [AWS アーキテクチャセンター](#)
- [AWS Well-Architected](#)

図の履歴

このリファレンスアーキテクチャ図に関する最新情報を受け取るには、RSS フィードにサブスクライブします。

変更	説明	日付
初版発行	リファレンスアーキテクチャ図が最初に公開されました。	2021 年 4 月 5 日

RSS サブスクリプション要件

RSS 更新をサブスクライブするには、使用しているブラウザで RSS プラグインが有効になっている必要があります。

翻訳は機械翻訳により提供されています。提供された翻訳内容と英語版の間で齟齬、不一致または矛盾がある場合、英語版が優先します。